

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-187665

(43)Date of publication of application : 09.07.1999

(51)Int.Cl. H02M 7/06
G06F 1/26
G06F 1/32
H02M 3/28

(21)Application number : 09-336948

(71)Applicant : INTERNATL BUSINESS MACH
CORP <IBM>

(22)Date of filing : 08.12.1997

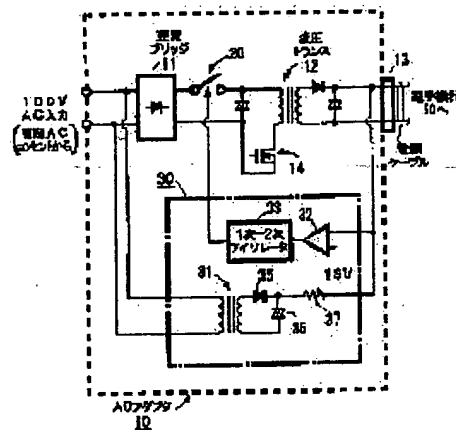
(72)Inventor : SUZUKI KEIJI
HORIKOSHI HIDETO

(54) AC ADAPTER WHICH CAPABLE OF REDUCING POWER AT NON-USE AND BATTERY DRIVEN-TYPE ELECTRONIC UNIT

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a superior AC adapter which is capable of reducing power at the time of non-use and a battery driving-type electronic unit which can use the AC adapter.

SOLUTION: An AC adapter 10 is provided with a first conversion circuit 12 for converting inputted AC voltage into DC voltage having a first voltage level and outputting it to an output line, a switch 20 provided for the primary side of the first conversion circuit, a second conversion circuit 31 for converting inputted AC voltage into a second voltage level higher than the first voltage level and outputting it to the output line, and an AC adapter operation control circuit 32 for comparing the voltage level on the output line with a reference voltage which is higher than the first voltage level and lower than the second voltage level, turning on the switch when output voltage becomes less than reference voltage, and turning off the switch when output voltage exceeds the reference voltage. When the demand for power voltage does not exist on an electronic unit-side, voltage on the output line exceeds reference voltage and the operation of the first conversion circuit 12 is stopped.



LEGAL STATUS

[Date of request for examination] 08.12.1998

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

BEST AVAILABLE COPY

[Patent number]	3320350
[Date of registration]	21.06.2002
[Number of appeal against examiner's decision of rejection]	
[Date of requesting appeal against examiner's decision of rejection]	
[Date of extinction of right]	

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-187665

(43) 公開日 平成11年(1999) 7月9日

(51) Int.Cl.⁸

識別記号

F I

H 0 2 M 7/06

H 0 2 M 7/06

H

G 0 6 F 1/26

3/28

H

1/32

G 0 6 F 1/00

3 3 1 E

H 0 2 M 3/28

3 3 2 B

審査請求 有 請求項の数 5 O L (全 13 頁)

(21) 出願番号

特願平9-336948

(22) 出願日

平成9年(1997)12月8日

(71) 出願人 390009531

インターナショナル・ビジネス・マシー
ズ・コーポレーション

INTERNATIONAL BUSIN
ESS MACHINES CORPO
RATION

アメリカ合衆国10504、ニューヨーク州

アーモンク (番地なし)

(72) 発明者 鈴木 啓 治

神奈川県大和市下鶴間1623番地14 日本ア

イ・ビー・エム株式会社 大和事業所内

(74) 代理人 弁理士 坂口 博 (外1名)

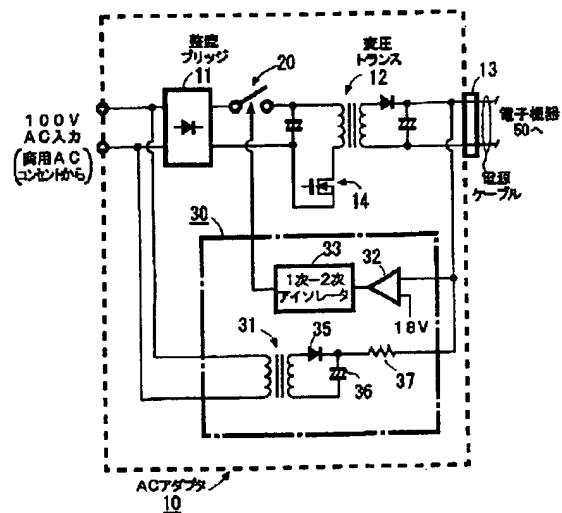
最終頁に続く

(54) 【発明の名称】 未使用時の電力削減可能なACアダプタ、及びバッテリー駆動型電子機器

(57) 【要約】 (修正有)

【課題】 未使用時の電力を削減可能な優れたACアダ
プタ及びこのACアダプタを利用可能なバッテリー駆動型
電子機器を提供する。

【解決手段】 ACアダプタ10は、入力したAC電圧
を第1の電圧レベルを持つDC電圧に変換して出力ライ
ンに出力する第1の変換回路12と、第1の変換回路の
1次側に設けられたスイッチ20と、入力したAC電圧
を第1の電圧レベルよりも高い第2の電圧レベルに変換
して出力ラインに出力する第2の変換回路31と、出力
ライン上の電圧レベルを、第1の電圧レベルよりは高い
が第2の電圧レベルよりも低い基準電圧と比較して、出
力電圧が基準電圧を下回ったときにはスイッチをオンに
するが、出力電圧が基準電圧を上回ったときにはスイッ
チをオフにするACアダプタ動作制御回路32とを具備
している。電子機器側で電源電圧の需要がないときは、
出力ライン上の電圧は基準電圧を上回り、第1の変換回
路の作動を停止する。



【特許請求の範囲】

【請求項1】 AC電圧をDC電圧に変換するためのACアダプタであって、
外部からAC電圧を入力する入力ラインと、
入力したAC電圧をDC電圧に変換するAC/DC変換回路と、
変換したDC電圧を外部に出力する出力ラインと、
前記出力ライン上の電圧レベルをモニタして、該電圧レベルが所定値を上回ったときは前記AC/DC変換回路の作動を停止する手段と、を具備することを特徴とするACアダプタ。

【請求項2】 AC電圧をDC電圧に変換するためのACアダプタであって、
外部からAC電圧を入力する入力ラインと、
入力したAC電圧をDC電圧に変換するAC/DC変換回路と、
変換したDC電圧を外部に出力する出力ラインと、
前記出力ライン上の電圧レベルをモニタして、該電圧レベルが所定値を上回ったときは前記入力ラインを前記AC/DC変換回路から遮断する手段と、を具備することを特徴とするACアダプタ。

【請求項3】 AC電圧をDC電圧に変換するためのACアダプタであって、(a) 外部からAC電圧を入力する入力ラインと、(b) 入力したAC電圧を第1の電圧レベルを持つDC電圧に変換する第1の変換回路と、
(c) 前記第1の変換回路の1次側に設けられたスイッチと、(d) 前記第1の変換回路の2次側のDC電圧を外部に出力する出力ラインと、(e) 入力したAC電圧を前記第1の電圧レベルよりも高い第2の電圧レベルに変換して前記出力ラインに出力する第2の変換回路と、
(f) 前記出力ライン上の電圧レベルを、前記第1の電圧レベルよりは高いが前記第2の電圧レベルよりも低い基準電圧と比較して、前記出力電圧が基準電圧を下回ったときには前記スイッチをオンにするが、前記出力電圧が基準電圧を上回ったときには前記スイッチをオフにするACアダプタ作動制御回路と、を具備することを特徴とするACアダプタ。

【請求項4】 ACアダプタからのDC電圧又はバッテリーからのDC電圧の少なくとも一方によって駆動可能な電子機器であって、
前記電子機器が外部からの給電が必要か否かを判別する手段と、
前記電子機器が外部からの給電を必要としない間はACアダプタからの入力ラインを切り離す手段と、を具備することを特徴とする電子機器。

【請求項5】 ACアダプタからのDC電圧又はバッテリーからのDC電圧の少なくとも一方によって駆動可能な電子機器であって、
ACアダプタからのDC電圧を受け入れるための入力ラインと、

電源の投入及び遮断を指示するためのパワー・スイッチと、
ACアダプタからのDC電圧及びバッテリーからのDC電圧を消費するシステム負荷と、
前記バッテリーの充電動作を制御する充電制御回路と、
電源の投入状態及びバッテリーの充電状態をモニタして、
電源遮断時で且つバッテリー非充電時には前記入力ラインを外部から切り離す手段と、を具備することを特徴とする電子機器。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、商用AC電圧をDC電圧に変換するためのACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器に係り、特に、未使用時の電力を削減可能なACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器に関する。更に詳しくは、本発明は、装着中の電子機器内の電源状態を検知することにより未使用時の消費電力を削減することが可能なACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器に関する。

【0002】

【従来の技術】昨今の技術革新に伴い、デスクトップ型、タワー型、ノートブック型など各種パーソナル・コンピュータが開発され市販されている。このうち、ノートブック・コンピュータは、モバイル環境、すなわち屋外や移動先での携帯的・可搬的な使用を考慮して小型且つ軽量に設計・製作されたものである。ノートブックPCの代表例は、日本アイ・ビー・エム(株)が市販する"IBM ThinkPad 770"シリーズである("IBM ThinkPad 770"は米IBM社の商標)。

【0003】殆ど全てのノートブックPCは、内蔵バッテリーで駆動可能な「バッテリー駆動」タイプである。これは、屋外や出張先など、商用AC電源が利用できないモバイル環境での装置駆動を考慮したためである。内蔵バッテリーは、一般に、Li-Ion(リチウム・イオン)、NiCd(ニッカド)、NiMH(ニッケル水素)のような充電式バッテリー・セルを複数個収納した「バッテリー・パック」の形態で利用される。

【0004】しかしながら、商用AC電源が無尽蔵であるところ、バッテリー・パックは容量が有限で持続時間が短い(コンピュータ処理時間にして精々2〜3時間程度)上に、充電時間が長い(一般には、持続時間相当の充電時間を要する)。また、見かけ上のバッテリー持続時間を延長するために、ユーザがスベア・バッテリーを携帯するということも考えられるが、重量やサイズが高むため、携帯性を損なう結果となる。このため、バッテリー駆動型と雖も、商用AC電源が利用可能なオフィス環境下では、ノートブックPC本体に外付けACアダプタを装着して、商用AC電源を用いて駆動するのが一般的とな

っている。ここで、ACアダプタとは、AC電圧をDC電圧に変換するための装置であり、整流平滑化する回路やDC電圧をレベル変換する変圧トランスなどを含んでいる(周知)。ACアダプタの一端からはACコンセント(通常は室内の壁面に埋設されている)に挿入するためのケーブルが伸び、他端からはノートブックPC本体壁面のDCインレットに装着するためのケーブルが伸びている。ACアダプタが出力する電力は、上述のように装置駆動に用いられる他、余剰電力やパワー・オフ時の供給電力は内蔵バッテリーの充電に用いられる。

【0005】最近のノートブックPCは、デスクトップPCに置き換わる装置、すなわち「デスクトップ・リプレイスメント」の色彩が濃い。これは、半導体製造技術の向上などにより、ノートブックPCの処理能力がデスクトップPCに匹敵するようになってきたことや、LCD(液晶表示ディスプレイ)パネルの大画面化や装備ドライブ・ユニット数の増大により、作業環境の点でもデスクトップPCとは遜色がなくなってきたことにも依拠する。また、ノートブックPCは、容積やフットプリントが小さいため、オフィスの省スペースの効果もある。

【0006】ノートブックPCをオフィス等で固定的に使用するときには、上述したように、必然的に商用AC電源を用いる。このような使用形態においては、他のOA機器や家電機器と同様、ACアダプタは未使用時(例えば夜間や休日)にもACコンセントに差し込んだままにして置かれることが多い。ところが、機器本体がパワー・オフ状態や機器本体から抜き取った状態であっても、ACコンセントに差し込まれたままのACアダプタは通電状態にあるため、その間の電力浪費が問題となる。ACアダプタはDC電圧を変圧するための変圧トランスを含んでいるが(上述)、出力電圧を定常化するために、変圧トランスの1次コイル側においてFETスイッチなどのアナログ・スイッチを用いてスイッチング制御がなされている。PC本体側がパワー・オフの間も、あるいはACアダプタがPC本体から取り外されていても、ACアダプタがコンセントに差し込まれAC電源を受け取っているときは常にこのスイッチング制御は作動する。つまり、ACアダプタの電力浪費は、主としてこのスイッチング動作に起因している。また、損失された電力の大部分は熱エネルギーに変換されるため、ACアダプタの放熱対策も併せて必要となる。

【0007】ここで、未使用のACアダプタが浪費する電力を試算してみることにする。例えば代表的なノートブックPC"IBM ThinkPad"シリーズで利用される電流共振型のACアダプタでは、PC本体がパワー・オフ中であってもスイッチング・ロスにより2~4Wの電力を消費する。また、フライバック型のACアダプタでも0.5~1W程度の電力を消費する。一般には、電流共振型のACアダプタの方が電圧変換効率の点で優れているため、未使用時の電力損失が大きいにも拘

らずフライバック型から電流共振型に置き換わる傾向にある。さらに、PC本体内でも、DC電圧(例えば16V)がACアダプタによって常に印加されるため、パワー・オフ時でも約0.5Wの電力を消費する。1台のPCによる電力損失は約3Wと微量であるが、相当台数のPCを導入した企業のビル内では、単にACアダプタを差し込んだままにしておくだけでも知らず知らずのうちに相当の電気代を食い潰すことになる。

【0008】例えば平日夜間の未使用時間を12H、未使用週末の未使用時間を60Hと仮定すると、年間の通算未使用時間は $1,280\text{H}/\text{Year} (=12\text{H}/\text{day} \times 200\text{Days}/\text{Year} + 60\text{H}/\text{Week} \times 4\text{Weeks}/\text{Month} \times 12\text{Months}/\text{Year})$ に上る。したがって、ACアダプタを装着したままのノートブックPCが100万台あったとすると、これに伴う年間電力損失は $15,840,000\text{KWh}/\text{Year} (=1,000\text{K units} \times 1,280\text{H}/\text{Year} \times 3\text{W})$ となり、その電気代は $239,184\text{K円} (=0.0151\text{K円}/\text{KWh}/\text{Year} \times 15,840,000\text{KWh}/\text{Year})$ にも上る。

【0009】商用AC電源はほぼ無尽蔵であり、PC本体への駆動電力の供給という観点からはACアダプタの利用は全く問題ない。しかしながら、社会生態学的な立場、すなわち地球規模での資源有効利用や環境保護という観点からは、未使用時におけるこのようなACアダプタの電力損失は看過し難い。

【0010】未使用時のACアダプタの電力損失をなくすためには、使用終了の都度ACアダプタをコンセント及びノートブックPC本体から取り外すことが好ましい。しかしながら、ケーブル類の逐次的な着脱操作は煩わしく、ユーザビリティを損なうことになる。また、頻繁にACアダプタを抜き取っている状態では、コンセントやACアダプタのプラグが劣化してしまう。また、ノートブックPCはパワー・オフ時の供給電力を用いて内蔵バッテリーの充電を行う関係からも、ユーザはACアダプタを差し込んだままにせざるを得ない。

【0011】また、ACアダプタの出力が不要な状態(すなわち本体がパワー・オフで且つ充電していない期間)をノートブックPC本体側から通知して、ACアダプタ側はこの通知を受けて変圧トランスの1次コイル側を切るという手法も考えられよう。例えばIBMテクニカル・ディスクロージャ・プレティン番号JA8-97-0299には、ノートブックPC本体側がACアダプタに対して自己の電源状態を伝達するための信号線を新たに追加することによって、ACアダプタの駆動を停止させる手法を具現した発明が開示されている。しかしながら、信号線の追加は、PC本体とACアダプタとを結合させるDCインレットのコネクタ互換性を失う結果となる。すなわち、JA8-97-0299に従うノートブックPCはJA8-97-0299に従うACアダプ

たしか受容できない。また、J A 8-97-0299に従うACアダプタも、専らJ A 8-97-0299に従うノートブックPCでしか利用することはできない。

【0012】なお、特開平6-292363号公報、特開平4-165957号公報、特開平7-153582号公報、特開平8-179858号公報の各々には、機器未使用時におけるACアダプタによる電力損失を回避するための技術が開示されている。しかしながら、特開平6-292363号公報では、ACアダプタ内の1次側スイッチをオンするのに機器本体内の電池を電源として利用しているので、本体内に電池がない場合や、電池が枯渇している場合には、ACアダプタの動作を停止することができない。

【0013】また、特開平4-165957号公報に開示された発明は、ACアダプタ側で負荷電流の有無を検出してACアダプタをオン/オフ制御するものである。したがって、バッテリーがない状態で電子機器をパワー・オン操作を行っても、給電を開始すべき、という状態の変化(イベント)がACアダプタ側からは見えない。すなわちACアダプタを再びオンにできないという矛盾を生じてしまう。

【0014】また、特開平7-153582号公報では、照明装置用のACアダプタについての節電技術が開示されているが、ACアダプタはそもそも照明装置と一体型であり、本体とはケーブル接続されるタイプのACアダプタについての節電技術を何ら教示していない。

【0015】また、特開平8-179858号公報では、ACアダプタ自体に電源スイッチを設け、この電源スイッチを手動で操作することによってACコンセントから抜くことなくACアダプタをオン/オフ操作することを可能にしているが、ACアダプタを自動的にオフにすることはできない。例えば、パワー・オフ時の機器本体が充電を完了したことに応答して自動的にACアダプタをオフにする、ということとはできない。

【0016】

【発明が解決しようとする課題】本発明の目的は、商用AC電圧をDC電圧に変換するための優れたACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器を提供することにある。

【0017】本発明の更なる目的は、未使用時の電力を削減可能な優れたACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器を提供することにある。

【0018】本発明の更なる目的は、装着中の電子機器内の電源状態を検知することにより未使用時の消費電力を削減可能な優れたACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器を提供することにある。

【0019】

【課題を解決するための手段】本発明は、上記課題を参

酌してなされたものであり、その第1の側面は、AC電圧をDC電圧に変換するためのACアダプタであって、外部からAC電圧を入力する入力ラインと、入力したAC電圧をDC電圧に変換するAC/DC変換回路と、変換したDC電圧を外部に出力する出力ラインと、前記出力ライン上の電圧レベルをモニタして、該電圧レベルが所定値を上回ったときは前記AC/DC変換回路の作動を停止する手段と、を具備することを特徴とするACアダプタである。

10 【0020】また、本発明の第2の側面は、AC電圧をDC電圧に変換するためのACアダプタであって、外部からAC電圧を入力する入力ラインと、入力したAC電圧をDC電圧に変換するAC/DC変換回路と、変換したDC電圧を外部に出力する出力ラインと、前記出力ライン上の電圧レベルをモニタして、該電圧レベルが所定値を上回ったときは前記入力ラインを前記AC/DC変換回路から遮断する手段と、を具備することを特徴とするACアダプタである。

20 【0021】また、本発明の第3の側面は、AC電圧をDC電圧に変換するためのACアダプタであって、
(a) 外部からAC電圧を入力する入力ラインと、
(b) 入力したAC電圧を第1の電圧レベルを持つDC電圧に変換する第1の変換回路と、(c) 前記第1の変換回路の1次側に設けられたスイッチと、(d) 前記第1の変換回路の2次側のDC電圧を外部に出力する出力ラインと、(e) 入力したAC電圧を前記第1の電圧レベルよりも高い第2の電圧レベルに変換して前記出力ラインに出力する第2の変換回路と、(f) 前記出力ライン上の電圧レベルを、前記第1の電圧レベルよりは高いが前記第2の電圧レベルよりも低い基準電圧と比較して、前記出力電圧が基準電圧を下回ったときには前記スイッチをオンにするが、前記出力電圧が基準電圧を上回ったときには前記スイッチをオフにするACアダプタ作動制御回路と、を具備することを特徴とするACアダプタである。

30 【0022】また、本発明の第4の側面は、ACアダプタからのDC電圧又はバッテリーからのDC電圧の少なくとも一方によって駆動可能な電子機器であって、前記電子機器が外部からの給電が必要か否かを判別する手段と、前記電子機器が外部からの給電を必要としない間はACアダプタからの入力ラインを切り離す手段と、を具備することを特徴とする電子機器である。

40 【0023】また、本発明の第5の側面は、ACアダプタからのDC電圧又はバッテリーからのDC電圧の少なくとも一方によって駆動可能な電子機器であって、ACアダプタからのDC電圧を受け入れるための入力ラインと、電源の投入及び遮断を指示するためのパワー・スイッチと、ACアダプタからのDC電圧及びバッテリーからのDC電圧を消費するシステム負荷と、前記バッテリーの充電動作を制御する充電制御回路と、電源の投入状態及

びバッテリーの充電状態をモニタして、電源遮断時で且つバッテリー非充電時には前記入力ラインを外部から切り離す手段と、を具備することを特徴とする電子機器である。

【0024】

【作用】本発明に係るACアダプタは、商用電源としての外部AC電圧から電子機器に供給するDC電源電圧を発生する第1の変換回路の他、外部AC電圧から別のDC電圧を発生する第2の変換回路を備え、各DC電圧は何れも出力ラインに送出される。第1の変換回路の出力DC電圧は第1の電圧レベルに設定され、また、第2の変換回路の出力DC電圧は第2の電圧レベルに設定されており、第2の電圧レベルの方が第1の電圧レベルよりも高電位となっている。第1の変換回路は電子機器の主電源となり、また、第2の変換回路は小容量の補助電源となる。

【0025】第1の変換回路は、その負荷となる電気システムのシステム動作に必要な電源電圧を生成するためのものであり、一般には出力電位を一定に保つために、その1次側においてスイッチング制御が常時行われている（周知）。このスイッチング動作のために電力を消費している。本発明では、第1の変換回路の1次側には、さらに、外部AC電源からの電流の流入を遮断するためのスイッチが設けられている。

【0026】第2の変換回路は、その負荷となる電気システムのシステムが非動作で且つ充電していないとき、電源のオン/オフ制御に関わること一部の回路に電源電圧を供給するものであり、その出力電圧すなわち電源供給能力はごく僅かで足りる（例えば10mA程度）。このため、単純なトランス結合と電流回路によって第2の変換回路を実装することができる。また、第2の変圧回路は、第1の変換回路の場合のような、スイッチング動作による電力消費は伴わない。また、扱われる電流量が第1の変換回路のそれに比し極端に少ないので、仮に第2の変換回路にスイッチング方式の変換構造を採用したとしても、その1次側におけるスイッチング制御による電力消費ははるかに少ないであろう。

【0027】ACアダプタの出力ラインは常時基準電圧と比較される。この基準電圧は、第1の電圧レベルよりは高いが第2の電圧レベルよりも低い値に設定されている。ACアダプタを装着した電子機器側が電源を投入している間（電源遮断中のバッテリー充電時を含む）には、電子機器内のシステム負荷により電荷が引き込まれるため、ACアダプタの出力ライン上の電圧は基準電圧を下回る。この比較結果にตอบสนองして、第1の変換回路の1次側のスイッチはオンされ、ACアダプタは駆動状態となる。すなわち、第1の変換回路によるDC電源電圧の供給が可能となる。

【0028】他方、ACアダプタを装着した電子機器側が電源遮断時で且つバッテリー非充電時には、ACアダ

タの出力ラインは、電子機器内のシステム負荷から切り離された状態（すなわち、オープン状態）となり、第2の変換回路からの電流供給が可能となるため、ACアダプタの出力ライン上の電圧は基準電圧を上回る。この比較結果にตอบสนองして、第1の変換回路の1次側のスイッチはオフされ、第1の変換回路の作動を停止することができる。したがって、第1の変換回路におけるスイッチング動作に伴う電力浪費がなくなるので、ACアダプタを商用電源のコンセント及び電子機器に装着したままであっても消費電力を好適に削減することができる。

【0029】また、ACアダプタは、自身の出力ラインの電圧レベルに基づいて電子機器側における電源需要の状況（すなわちパワー・オンか、あるいはバッテリー充電中か）を判断している。言い換えれば、節電動作のためにケーブルの信号線数を増やす必要がないので、ACアダプタのコネクタ互換性を維持することができる。

【0030】本発明に係る電子機器は、電子機器が外部からの給電を必要としない間はACアダプタからの入力を切り離すようになっている。ACアダプタ側から見れば、出力側がオープン（若しくはハイ・インピーダンス）状態となるので、出力ラインの電圧レベルは確実に基準電圧を越え、第1の変換回路の作動を停止させることができる。すなわち、ACアダプタ内における電力削減動作が担保される。

【0031】要するに本発明に係るACアダプタを電子機器に適用すれば、ACアダプタをDCインレットやACコンセントから抜き取らなくても、電子機器のパワー・オフ時におけるACアダプタによる電力浪費を抑えることができるのである。

【0032】本発明のさらに他の目的、特徴や利点は、後述する本発明の実施例や添付する図面に基づくより詳細な説明によって明らかになるであろう。

【0033】

【発明の実施の形態】以下、図面を参照しながら本発明の実施例を詳解する。

【0034】A. ハードウェア構成

図1には、本発明を実現するのに適したACアダプタ10を模式的に示している。以下、各部について説明する。

【0035】本実施例のACアダプタ10は、商用ACコンセントから入力した100VのAC入力電圧を16VのDC電源電圧に変換して、DCアウトレット13経由で電子機器50に供給するようになっている。ACアダプタ10は、AC-DC変換機能を実現するために、AC電圧を整流・平滑化するための整流ブリッジ11と、所定のDC電圧（この例では16V）に変換するための変圧トランス12を含んでいる。変圧トランス12の出力は、電子機器50の主電源となる。

【0036】変圧トランス12の1次側は整流ブリッジ11に接続され、2次側はDCアウトレット13経由で

電子機器 50 に接続されている。また、変圧トランス 12 の 1 次側にはアナログ・スイッチ 14 が挿入されている。アナログ・スイッチ 14 は、そのオン・オフ操作により変圧トランス 12 への電流の供給を調整するために設けられている。アナログ・スイッチ 14 の動作は、図示しない制御回路によってフィードバック制御されており、この結果、2 次側における DC 出力には定電圧出力 (Constant Voltage: CV) 又は定電流出力 (Constant Current: CC) などの所定の出力特性が与えられる。この 1 次側に設けられたアナログ・スイッチ 14 は、AC アダプタ 10 の駆動中は出力制御のため常時オン・オフ制御が繰り返され、スイッチング・ロスにより電力の消費を招来していることは〔従来の技術〕の項で既に述べた通りである。アナログ・スイッチ 14 には、例えば FET スイッチが用いられる。

【0037】なお、AC アダプタ 10 の AC/DC 変換機構は、電流共振型、フライバック型のいずれであってもよい。

【0038】本実施例の AC アダプタ 10 は、上述した AC-DC 変換機能の他に、さらに、変圧トランス 12 の 1 次側への電流供給を遮断するためのスイッチ 20 と、このスイッチ 20 のオン・オフ操作を制御するための制御ブロック 30 とで構成される。スイッチ 20 がオフ状態の間には、変圧トランス 12 の 1 次側コイルには電流が流入しないため、FET スイッチ 14 によるスイッチング・ロスはなくなり、以て電力損失を抑制することができる点を充分理解されたい。

【0039】制御ブロック 30 は、図示の通り、制御用変圧トランス 31 と、比較器 32 と、1 次-2 次アイソレータ 33 とを含んでいる。制御用変圧トランス 31 の 1 次側は、商用 AC コンセントから供給される AC 100 V を分岐入力している。制御用変圧トランス 31 の出力は小容量で、補助的な電源に過ぎない。変圧トランス 31 の 2 次側では、一對のダイオード 35 及びキャパシタ 36 によって出力が整流・平滑化され、この結果、DC 20 V の信号が発生されることとなる。20 V という電圧レベル自体は本発明の具現に必須ではないが、AC アダプタ 10 の出力電圧 16 V よりも充分高い値であることが重要である。

【0040】制御用変圧トランス 31 の出力は、抵抗 37 経由で、AC アダプタ 10 の 16 V 出力端子に接続される他、比較器 32 の一端子にも入力されている。抵抗 37 は、電子機器 50 側がパワー・オン時又はバッテリー 55 の充電時に、制御用変圧トランス 31 の出力電流が AC アダプタ 10 の出力端子から許容量を越えて流出したときに出力端子の電圧を低下させるために設けられたものであり、その抵抗値は例えば 1 k Ω に設定される。抵抗 37 の存在により、制御用変圧トランス 31 の出力は専ら後述のスイッチ 20 の動作制御にのみ使用され、電力損失が回避される。

【0041】比較器 33 は、AC アダプタ 10 の出力電圧を基準電圧と比較するためのものである。この基準値には、AC アダプタ 10 の通常動作時における出力電圧 16 V よりも高いが、制御用変圧トランス 31 の出力電圧 20 V よりも低い値に設定される。この例では、18 V の基準電圧が与えられている。

【0042】AC アダプタ 10 の出力端子が電子機器 50 機器 50 内のシステム負荷に接続されている間は、該システム負荷により電荷が引き込まれる結果として、該出力端子には変圧トランス 12 の出力である 16 V の電圧レベルが現れる。他方、AC アダプタ 10 の出力端子がシステム負荷から切り離されている、すなわちオープン状態のときには、該出力端子には制御用変圧トランス 31 の出力である 20 V の電圧レベルが現れる。したがって、比較器 32 は、一方の入力端子が他方の入力である基準電圧 18 V よりも高いかどうかによって、AC アダプタ 10 の出力電圧が電子機器 50 の駆動に利用されているかどうか (あるいは電子機器 50 に接続されているかどうか) を判別することができる。

【0043】比較器 32 の出力は、スイッチ 20 のオン・オフ制御に利用される。但し、2 次側の信号と 1 次側の信号を電氣的に分離させるために、比較器 32 の出力は、1 次-2 次アイソレータ 33 経由でスイッチ 20 に伝達される。1 次-2 次アイソレータ 33 としては、例えばフォト・カプラ (周知) を用いればよい。

【0044】比較器 32 は、一方の入力端子が 18 V よりも低いとき、すなわち AC アダプタ 10 の出力が電子機器 50 によって消費されているときには、スイッチ 20 をオンにする信号を出力する。この結果、変圧トランス 12 には商用 AC コンセントからの入力電流が供給されるので、AC アダプタ 10 は電源電圧を生成することができる。他方、一方の入力端子が 18 V よりも高いとき、すなわち AC アダプタ 10 の出力が電子機器 50 によって消費されていないときには、比較器 32 はスイッチ 20 をオフにする信号を出力する。この結果、変圧トランス 12 には商用 AC コンセントからの入力電流が供給されないで、必然的に AC アダプタ 10 は駆動停止状態に陥る。当然、FET スイッチ 14 によるスイッチング・ロスは抑制される。なお、スイッチ 20 には例えば FET スイッチが使用される。

【0045】また、図 2 には、本実施例に係る AC アダプタ 10 を取り付け可能な電子機器 50 のハードウェア構成を、主に給電システムを着目して示している。電子機器 50 は、バッテリー駆動型であり、その一例はノートブック PC である。以下、図 2 を参照しながら各部について説明する。

【0046】電子機器 50 は、その本体壁面に設けられた DC インレット 51 経由で、AC アダプタの DC 16 V 電源電圧を入力する。電源ライン 40 は、一對の FET スイッチ FET1 及び FET2 を経由して、DC/D

Cコンバータ53に入力されている。一対のFETスイッチFET1及びFET2は、各寄生ダイオードのカソード端子同士を向き合わせる形で接続されており、これらFETスイッチを共にオフにすることによって電源ライン40上を双方向に電流通過不能にすることができる。なお、本実施例では、FET1及びFET2は、いずれもNch型とする。

【0047】また、DC/DCコンバータ53には、機器50本体に内蔵されたバッテリー55の出力端子電圧も並列的に入力される。バッテリー55は、一般には、リチウム・イオンやニッケル水素(NiMH)などの充電式バッテリー・セルを複数個有したパッケージの形態を採っている。充電器54の入力端子は電源ライン40に接続され、また、その出力端子はバッテリー55の端子に接続されている。充電器54は、例えば機器50のパワー・オフ時などにACアダプタ10の余剰電力を利用して、バッテリー55の充電電流を生成するための回路である。充電の開始や停止は、電源コントローラ70(後述)によって制御される。

【0048】DC/DCコンバータ53は、ACアダプタ10から供給されたDC電圧16Vを、システム内部の駆動に適した電圧レベル(本実施例ではDC5V)に変換して安定化出力するための回路であり、その出力電圧はシステム負荷60の各部に供給される。ここで言うシステム負荷60には、CPU61、メイン・メモリ62、ビデオ・コントローラ63を含む各種周辺コントローラ・チップ、出力装置としてのディスプレイ64、外部記憶装置としてのハード・ディスク・ドライブ(HDD)65、フロッピー・ディスク・ドライブ(FDD)66、CD-ROMドライブ67等が含まれる。なお、DC/DCコンバータ53は、ACアダプタ10からの入力電圧 V_{cc} により駆動する。

【0049】CPU61は、オペレーティング・システム(OS)の制御下で機器50内の動作を統括するためのメイン・コントローラであり、メイン・メモリ62を作業エリアとして使用する。また、必要なプログラム・コードやデータは、適宜、外部記憶装置としてのハード・ディスク・ドライブ(HDD)65からメイン・メモリ62にロードされる。周辺機器類の駆動制御は各周辺コントローラに委ねられている。例えば、ディスプレイ64上での描画処理はビデオ・コントローラ63が行い、モデムやプリンタとの入出力はI/Oコントローラ(図示しない)が担っている。なお、ノートブックPCのディスプレイ64としては、一般に、薄形軽量で低消費電力である液晶表示ディスプレイ(LCD)が用いられる。

【0050】この外、電子機器50は、自身への電力供給及び遮断動作を実現するために、電源コントローラ70と、パワー・オン論理回路80を備えている。

【0051】電源コントローラ70は、電子機器50内

の給電系統を制御するための専用コントローラである。電源コントローラ70は、例えば、(1)機器50本体の動作や消費電力をモニタしたり、(2)バッテリー55の残存容量を常時モニタして、充電器54による充電動作の開始や停止を制御する、などの機能を提供する。電源コントローラ70は、バッテリー55の端子電圧、電流の流入/流出量、バッテリー・セルの周囲温度等の計測用の入力端子を含んでおり(図示しない)、バッテリー55の充電状態を把握することができる。また、本実施例の電源コントローラ70は、充電時にはチャージ・オン(CHGON)信号をアサートして、充電器54を駆動させるとともに、充電終了時にはこの信号をネゲートするようになっている。例えば日立製作所(株)製の1チップ・マイクロプロセッサ"88"は、このような電源コントローラ50としての動作をプログラム可能である。

【0052】また、パワー・オン論理回路80は、機器50本体の壁面に設けられたパワー・スイッチ59に対するユーザ操作にตอบสนองして、機器50本体の電源投入/遮断動作を実行せしめるようになっている。パワー・オン論理回路80は、機器50のパワー・オンの間はパワー・オン(PWRON)信号をアサートし、パワー・オフの間はこれをネゲートする。なお、電源コントローラ70は、DC/DCコンバータの出力電圧 V_{cc} により駆動し、また、パワー・オン論理回路80は、ACアダプタ10からの入力電圧 V_{cc} により駆動する。

【0053】本実施例の電子機器50は、さらに、ACアダプタ10からの給電の必要がないときには、電源ライン40をDCインレット51から切り離すことによって、ACアダプタ10を装着したままの状態でもシステム負荷60が無駄な電力を浪費するのを回避するようになっている。ここで、ACアダプタ10からの給電の必要のないときは、具体的には、電子機器50自体がパワー・オフの状態且つバッテリー55の充電終了時のことを言う。また、電源ライン40のDCインレット51からの切り離しは、上述したように、1対のFETスイッチFET1及びFET2を共にオフ状態にすることで実現される。1対のFETスイッチFET1及びFET2のオン/オフ操作を実現するために、図2中の破線で囲まれた制御回路90が実装されている。この制御回路90内の各素子は、ACアダプタ10からの入力電圧 V_{cc} により駆動する。図3には、制御回路90の動作特性を表したタイミング・チャートを示している。以下、図3を参照しながら、制御回路90の機能について説明する。

【0054】(a) ACアダプタの挿入

まず、電子機器50のパワー・オフ中に、機器50のDCインレット51にACアダプタ10を装着したとする。電源ライン40には、ACアダプタ10の出力電圧が加わる。ここで言うACアダプタ10の出力電圧とは、出力用の変圧トランス12で生成されたDC16V

と把握されたい。ACアダプタ10からの電力供給の開始に
 10 応答して、制御回路90内のフリップ・フロップF/Fのリセット端子Rには、抵抗R1とキャパシタC1の相互作用で生成されるパルス波が入力されるとともに、F/Fのセット端子Sには、抵抗R2とキャパシタC2の相互作用で生成されるパルス波が入力される。本実施例では、リセット端子R側のパルス波の立上りが遅くなるように抵抗値やキャパシタなどのパラメータが設定されている。このため、フリップ・フロップF/Fのリセット動作が優先して実行され、F/FのQ出力がロー・レベルに保持される。ロー・レベルのQ出力がNch型FETスイッチFET3のゲートに入力される結果、FET3はオフされて、一對のFET1及びFET2の各ゲートをグランドから切り離してハイ・レベルと
 20 なるため、FET1及びFET2をオン状態にすることができる。すなわち、電源ライン40は接続状態となる。これら一對のFETスイッチのオンされたことに
 30 応答して、DC/DCコンバータ53は駆動して、DC5Vの電源電圧 V_{cs} の出力を開始する。

【0055】(b) 充電開始

電源コントローラ70は、充電の開始時期を計測している。充電開始時期は、例えばバッテリー55の残存容量や端子電圧、又はバッテリー・セルの周囲温度等を常時モニタして、残存容量や端子電圧が所定値を下回ったことにより、検知される(周知)。そして、ACアダプタ10の装着中に充電の開始時期を知ると、電源コントローラ70は、自身の出力端子CHGONをアサートする。CHGONは充電器54に入力されて、充電器54の駆動を開始させる。また、CHGON信号は、トランジスタTR2によって反転され、ロー・レベルのCHGOFF信号としてNANDゲートの一方の端子に入力される。この時点では、電子機器50はパワー・オフ状態であり、パワー・オン論理回路80は、自身の出力端子PWRONをネゲートし続けている。このPWRON信号は、トランジスタTR1によって反転され、ハイ・レベルのPWROFF信号がNANDゲートの他方の端子に入力されている。したがって、機器50のパワー・オフ中における充電の開始とともに、NANDゲートの出力はロー・レベルからハイ・レベルに転じる。但し、このNAND出力は、フリップ・フロップF/FへのS入力に影響しないので、引き続き、FET1及びFET2のオン状態が保たれる。すなわち、ACアダプタ10からの充電用電力の供給が確保される訳である。

【0056】(c) 充電終了

電源コントローラ70は、充電の終了時期を計測している。充電時期は、例えばバッテリー55の残存容量や端子電圧、又はバッテリー・セルの周囲温度等を常時モニタして、蓄積容量や端子電圧が所定値を上回ったり、周囲温度が所定値を越えたことにより検知される(周知)。そして、ACアダプタ10の装着中に充電の終了時期を知

ると、電源コントローラ70は、自身の出力端子CHGONをネゲートする。CHGONは充電器54に入力されて、充電器54の駆動を停止させる。また、CHGON信号は、トランジスタTR2によって反転され、ハイ・レベルのCHGOFF信号としてNANDゲートの一方の端子に入力される。この時点では、電子機器50はパワー・オフ状態であり、パワー・オン論理回路80は、自身の出力端子PWRONをネゲートし続けている。このPWRON信号は、トランジスタTR1によって反転され、ハイ・レベルのPWROFF信号がNANDゲートの他方の端子に入力されている。したがって、機器50のパワー・オフ中における充電の終了とともに、NANDゲートの出力はハイ・レベルからロー・レベルに転じる。このNAND出力の立ち下がりによって、抵抗R2とキャパシタC2の相互作用でパルス波が生成され、フリップ・フロップF/Fのセット端子Sに入力される。この結果、フリップ・フロップF/Fの内部状態が遷移し、その出力Qはハイ・レベルに転じる。このため、FET3のゲートに高電位が加わってオン状態に転じて、FET1及びFET2のゲートはグランド・レベルに降下するので、FET1及びFET2はオフ状態に切り換わる。すなわち、電源ライン40がDCインレット51から遮断される訳である。

【0057】(d) パワー・オン

パワー・オン動作は、例えば、電子機器50の筐体壁面に設けられたパワー・オン・スイッチ81を操作することによって開始される。パワー・オン論理回路80は、このパワー・オン・スイッチ81の操作に
 30 応答して、所定の電源投入シーケンスを実行するとともに、自身の出力端子PWRONをアサートする。このPWRON信号は、キャパシタC3経由でトランジスタTR3のベースに入力され、TR3のコレクタにパルス波を生成する。このパルス波がフリップ・フロップF/Fのリセット端子Rに入力されて、F/Fはその出力Qをロー・レベルに転じる。そして、ロー・レベルのQ出力がNch型FETスイッチFET3のゲートに入力される結果、FET3は、一對のFET1及びFET2の各ゲートをグランドから切り離してハイ・レベルとするため、FET1及びFET2をオン状態になる。すなわち、電源ライン40は接続状態となる。これら一對のFETスイッチのオンに
 40 応答して、DC/DCコンバータ53は駆動して、DC5Vの電源電圧 V_{cs} の出力を開始する。

【0058】(e) 電源投入中の充電開始

電源コントローラ70は、充電の開始時期を計測している。充電開始時期は、例えばバッテリー55の残存容量や端子電圧、又はバッテリー・セルの周囲温度等を常時モニタして、残存容量が端子電圧が所定値を下回ったことにより、検知される(周知)。そして、電子機器50の電源投入中に充電の開始時期を知ると、電源コントローラ70は、自身の出力端子CHGONをアサートする。C

HGONは充電器54に入力されて、充電器54の駆動を開始させる。また、CHGON信号は、トランジスタTR2によって反転され、ロー・レベルのCHGOFF信号としてNANDゲートの一方の端子に入力される。電子機器50はパワー・オン状態であり、パワー・オン論理回路80は、自身の出力端子PWRONをアサートし続けている。このPWRON信号は、トランジスタTR1によって反転され、ロー・レベルのPWROFF信号がNANDゲートの他方の端子に入力されている。したがって、機器50のパワー・オン中に充電を開始しても、NANDゲートの出力はハイ・レベルを維持するので、フリップ・フロップF/FへのS入力に影響せず、引き続きFET1及びFET2のオン状態が保たれる。すなわち、電源ライン40の接続状態が保たれ、ACアダプタ10からの充電用電力の供給が確保される訳である。

【0059】(f) 電源投入中の充電終了

電源コントローラ70は、充電の終了時期を計測している。充電時期は、例えばバッテリー55の残容量や端子電圧、又はバッテリー・セルの周囲温度等を常時モニタして、蓄積容量や端子電圧が所定値を上回ったり、周囲温度が所定値を越えたことにより検知される(周知)。そして、電子機器50の電源投入中に充電の終了時期を知ると、電源コントローラ70は、自身の出力端子CHGONをネゲートする。CHGONは充電器54に入力されて、充電器54の駆動を停止させる。また、CHGON信号は、トランジスタTR2によって反転され、ハイ・レベルのCHGOFF信号としてNANDゲートの一方の端子に入力される。この時点では、電子機器50はパワー・オン状態であり、パワー・オン論理回路80は、自身の出力端子PWRONをアサートし続けている。このPWRON信号は、トランジスタTR1によって反転され、ロー・レベルのPWROFF信号がNANDゲートの他方の端子に入力されている。したがって、機器50のパワー・オン中における充電を終了しても、NANDゲートの出力はハイ・レベルを維持するので、フリップ・フロップF/FへのS入力に影響せず、引き続きFET1及びFET2のオン状態が保たれる。すなわち、電源ライン40の接続状態が保たれ、ACアダプタ10からの充電用電力の供給が確保される訳である。

【0060】(g) パワー・オフ

パワー・オフ動作は、例えば、電子機器50の筐体壁面に設けられたパワー・オン・スイッチ81を操作することによって開始される。パワー・オン論理回路80は、このパワー・オフ・スイッチ81の操作に応答して、所定の電源遮断シーケンスを実行するとともに、自身の出力端子PWRONをネゲートする。このPWRON信号は、トランジスタTR1によって反転され、ハイ・レベルのPWROFF信号がNANDゲートの他方の端子に入力される。また、この時点では、バッテリー55の充電

を終了している。電源コントローラ70は自身の出力端子CHGONをネゲートしており、NANDゲートの一方の端子にはハイ・レベルのCHGOFF信号が入力されている。したがって、NANDゲートは、パワー・オフ動作に応答して、その出力をハイ・レベルからロー・レベルに転じる。このNAND出力の立ち下がりによって、抵抗R2とキャパシタC2の相互作用でパルス波が生成され、フリップ・フロップF/Fのセット端子Sに入力される。この結果、フリップ・フロップF/Fの内部状態が遷移し、その出力Qはハイ・レベルに転じる。このため、FET3のゲートに高電位が加わってオン状態に転じて、FET1及びFET2のゲートはグラウンド・レベルに降下するので、FET1及びFET2はオフ状態に切り換わる。すなわち、電源ライン40がDCインレット51から遮断される訳である。

【0061】(h) バッテリ交換

電子機器50の電源遮断中は、ユーザにとってはバッテリー55を交換するための良い機会でもある。新しいバッテリー55を装着した瞬間には、その出力端子55aにはバッテリー端子電圧(PVBATT)が加わり、これに伴って、キャパシタC3経由でトランジスタTR3のベースに電圧が印加され、TR3のコレクタにパルス波を生成する。このパルス波がフリップ・フロップF/Fのリセット端子Rに入力されて、F/Fはその出力Qをロー・レベルに転じる。そして、ロー・レベルのQ出力がNch型FETスイッチFET3のゲートに入力される結果、FET3は、一対のFET1及びFET2の各ゲートをグラウンドから切り離してハイ・レベルとすることが出来る。FET1及びFET2をオン状態にすることができる。すなわち、電源ライン40は接続状態となる。これら一対のFETスイッチのオンに応答して、DC/DCコンバータ53は駆動を開始して、DC5Vの電源電圧V_{cc}の出力を開始する。バッテリー交換時には、一般に、新たに装着したバッテリー55に対して充電処理を施すべきである。本実施例によれば、バッテリー交換時には、電源ライン40の接続状態が確保されており、充電処理を可能ならしめている訳である。

【0062】(i) 充電開始

電源コントローラ70は、充電の開始時期を計測している。充電開始時期は、例えばバッテリー55の残容量や端子電圧、又はバッテリー・セルの周囲温度等を常時モニタして、残容量が端子電圧が所定値を下回ったことにより、検知される(周知)。そして、電子機器50の電源遮断中に充電の開始時期を知ると、電源コントローラ70は、自身の出力端子CHGONをアサートする。CHGONは充電器54に入力されて、充電器54の駆動を開始させる。また、CHGON信号は、トランジスタTR2によって反転され、ロー・レベルのCHGOFF信号としてNANDゲートの一方の端子に入力される。電子機器50はパワー・オフ状態であり、パワー・オン

論理回路 80 は、自身の出力端子 PWRON をネゲートし続けている。この PWRON 信号は、トランジスタ TR1 によって反転され、ハイ・レベルの PWROFF 信号が NAND ゲートの他方の端子に入力されている。したがって、機器 50 のパワー・オフ中における充電の開始とともに、NAND ゲートの出力はロー・レベルからハイ・レベルに転じる。但し、この NAND 出力は、フリップ・フロップ F/F への S 入力に影響しないので、引き続き、FET1 及び FET2 のオン状態が保たれる。すなわち、AC アダプタ 10 からの充電用電力の供給が確保される訳である。

【0063】以上の説明では、電子機器 50 が電力の供給を必要としない期間、より具体的には、上記フェーズ (c) 及び (g) のように機器 50 がパワー・オフで且つ充電終了時には、一対の FET スイッチ FET1 及び FET2 によって電源ライン 40 が遮断される、という点に特を理解されたい。なお、FET1 及び FET2 の各々のスイッチング動作は、DC インレット 51 に印加された AC アダプタ 10 の出力電圧に基づいて行われる。言い換えれば、これらのスイッチング動作のために、電子機器 50 内のバッテリー 55 の蓄積電荷を消費しない。

【0064】AC アダプタ 10、及びコンピュータ・システムとしての電子機器 50 を構成するためには、図 1 に示した以外にも多くの電気回路等が必要である。但し、これらは当業者には周知であり、また、本発明の要旨を構成するものではないので、本明細書中では省略している。また、図面の錯綜を回避するため、図中の各ハードウェア・ブロック間の接続も一部しか図示していない点を了承されたい。

【0065】B. AC アダプタの動作特性

次いで、本実施例に係る AC アダプタ 10 の省電力動作特性について説明することにする。従来の AC アダプタは、AC コンセントに装着しているだけで電力を浪費していた（前述）。本実施例に係る AC アダプタ 10 によれば、これを装着した電子機器 50 が電力を必要としない限り AC アダプタ 10 は電力を殆ど消費しない、という点を以下の説明により充分理解されたい。以下、再び図 1 を参照しながら説明する。

【0066】(a) AC コンセントに装着し、電子機器 40 には装着しないとき

AC アダプタ 10 を AC コンセントに装着している間は、変圧トランス 12 には電流が流入するため、FET スイッチ 14 のスイッチング動作により電力を浪費する危険がある。

【0067】ところが、AC アダプタ 10 を電子機器に装着していないときには、AC アダプタ 10 の出力端子 (DC アウトレット 13) は、オープン状態となる。

【0068】他方、AC アダプタ 10 の出力端子には、電源用の変圧トランス 12 の出力電圧以外に、制御用の

変圧トランス 31 の出力電圧も印加されている。出力端子電圧がオープン状態では、より高電位の変圧トランス 31 の出力電圧 20V が現れる。この結果、比較器 32 の出力がアサートされ、1 次-2 次アイソレータ 33 を介してスイッチ 20 がオフされる。この結果、変圧トランス 12 への電流の流入がなくなり、FET スイッチ 14 のスイッチング動作による電力浪費が回避される。

【0069】(b) AC コンセント及び電子機器に装着したままのとき

電子機器 50 に AC アダプタ 10 を装着したまま放置しておく、電子機器 50 がパワー・オフの状態であっても、その内部のシステム負荷によって電力が浪費される危険がある。

【0070】しかしながら、本実施例に係る電子機器 50 によれば、機器 50 がパワー・オフで且つ充電終了時には、一対の FET スイッチ FET1 及び FET2 によって電源ライン 40 が遮断されるようになっている（上述）。すなわち、機器 50 が電力を必要としない間は、AC アダプタ 10 の出力端子 (DC アウトレット 13) は、オープン状態になる訳である。

【0071】他方、AC アダプタ 10 の出力端子には、電源用の変圧トランス 12 の出力電圧以外に、制御用の変圧トランス 31 の出力電圧も印加されている。出力端子電圧がオープン状態では、より高電位の変圧トランス 31 の出力電圧 20V が現れる。この結果、比較器 32 の出力がアサートされ、1 次-2 次アイソレータ 33 を介してスイッチ 20 がオフされる。この結果、変圧トランス 12 への電流の流入がなくなり、FET スイッチ 14 のスイッチング動作による電力浪費が回避される。

30 【0072】C. 追補

以上、特定の実施例を参照しながら、本発明について詳解してきた。しかしながら、本発明の要旨を逸脱しない範囲で当業者が該実施例の修正や代用を成し得ることは自明である。例えばファクシミリ機器、移動無線端末やコードレス電話機、電子手帳、ビデオ・カメラなどの各種コードレス機器、ワードプロセッサ等のようなバッテリー駆動タイプの各種電気・電子機器、あるいは AC アダプタ経由で商用 AC 電源で駆動する電気・電子機器に対しても、本発明を適用することができる。要するに、例示という形態で本発明を開示してきたのであり、限定的に解釈されるべきではない。本発明の要旨を判断するためには、冒頭に記載した特許請求の範囲の欄を参照すべきである。

【0073】

【発明の効果】以上詳記したように、本発明によれば、商用 AC 電圧を DC 電圧に変換するための優れた AC アダプタ、及びこの AC アダプタを利用可能なバッテリー駆動型電子機器を提供することができる。

【0074】また、本発明によれば、未使用時の電力を削減可能な優れた AC アダプタ、及びこの AC アダプタ

を利用可能なバッテリー駆動型電子機器を提供することができる。

【0075】また、本発明によれば、装着中の電子機器内の電源状態を検知したことにより商用AC電源からの給電を遮断することにより未使用時の電力を削減可能な優れたACアダプタ、及びこのACアダプタを利用可能なバッテリー駆動型電子機器を提供することができる。

【図面の簡単な説明】

【図1】図1は、本発明を実現するのに適したACアダプタ及び電子機器の給電システムの構成を模式的に示した図である。

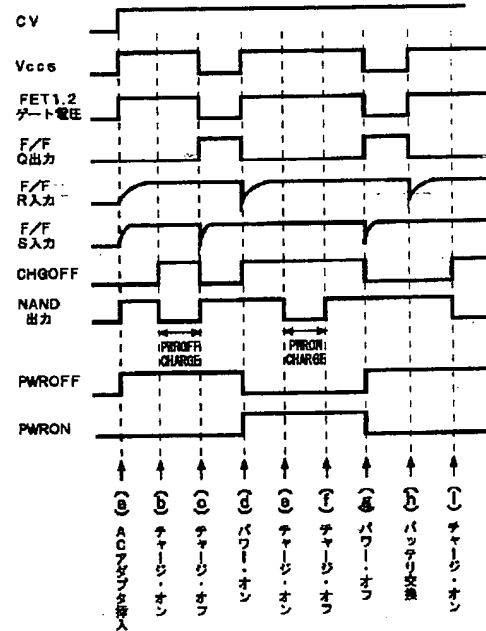
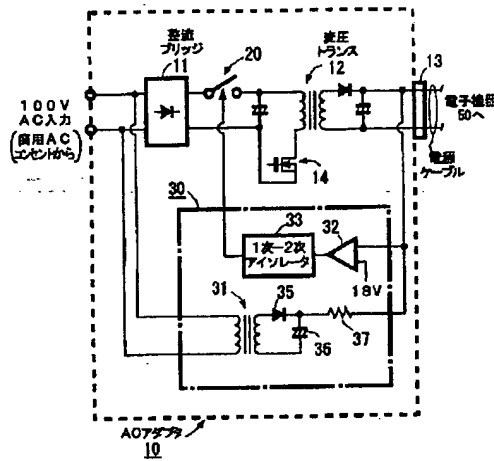
【図2】図2は、本実施例に係るACアダプタ10を取り付け可能な電子機器50のハードウェア構成を、主に給電システムを着目して示した図である。

【図3】図3は、制御回路90による制御に伴う動作特性を表したタイミング・チャートである。

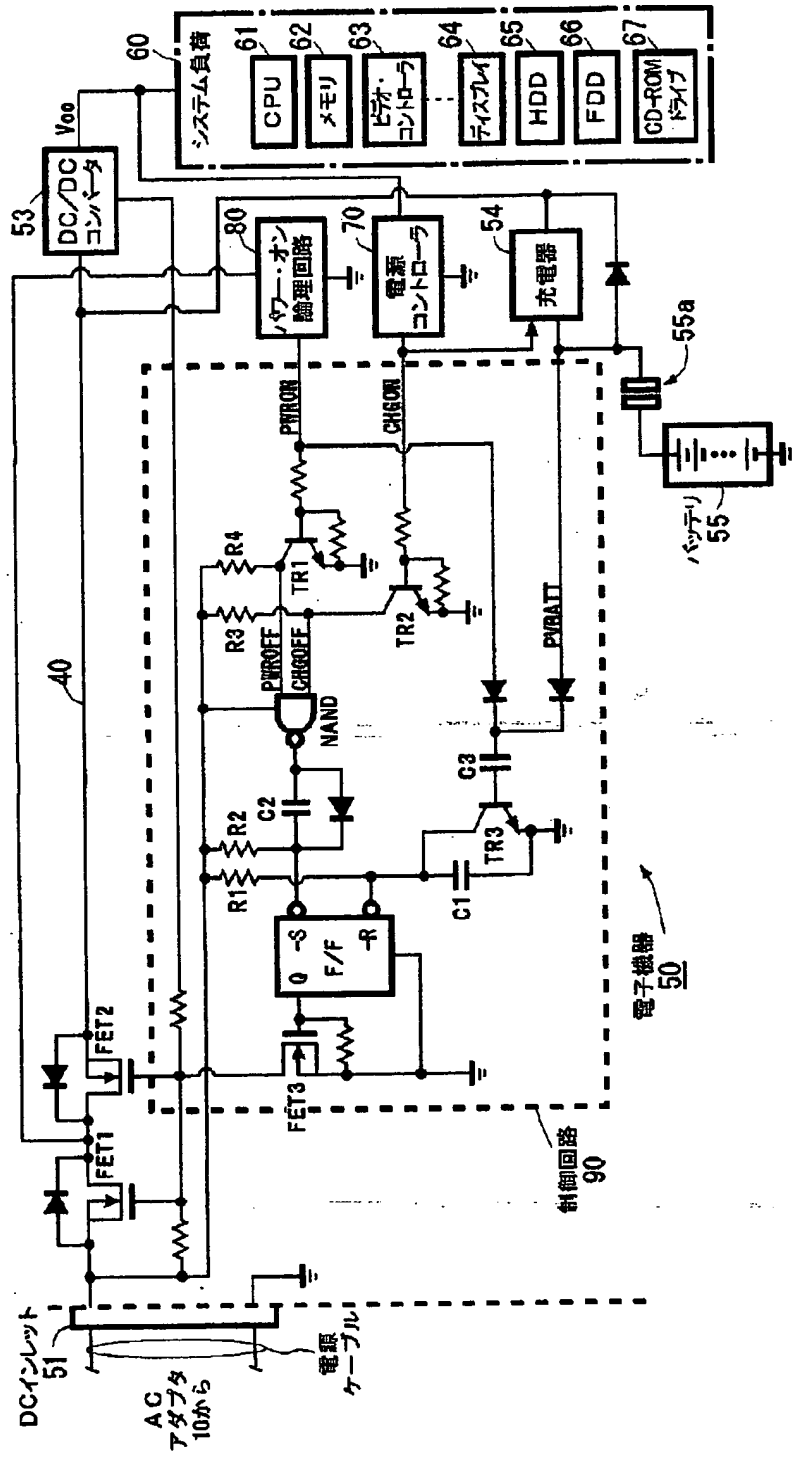
* 【符号の説明】

10…ACアダプタ、11…整流ブリッジ、12…変圧トランス、13…DCアウトレット、14…FETスイッチ、20…スイッチ、30…制御ブロック、31…制御用変圧トランス、32…比較器、33…1次-2次アイソレータ、35…ダイオード、36…キャパシタ、37…抵抗、40…電源ライン、50…電子機器、51…DCインレット、53…DC/DCコンバータ、54…充電器、55…バッテリー、57…FETスイッチ、58…ANDゲート、59…パワー・スイッチ、60…システム負荷、61…CPU、62…メイン・メモリ、63…ビデオ・コントローラ、64…ディスプレイ、65…HDD、66…FDD、67…CD-ROMドライブ、70…電源コントローラ、80…パワー・オン論理回路、81…パワー・オン・スイッチ、90…制御回路。

【図1】



【図2】



フロントページの続き

(72)発明者 堀 越 秀 人
神奈川県大和市下鶴間1623番地14 日本ア
イ・ビー・エム株式会社 大和事業所内